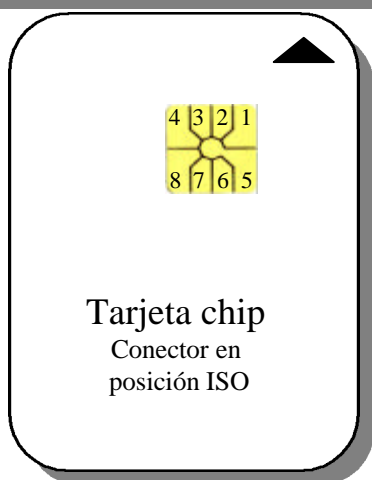
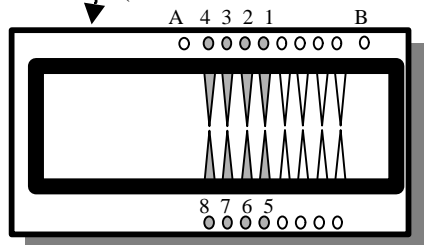


# Diagrama de conexiones propuesto entre el conector de Tarjetas Chip y el conector del Puerto Paralelo del PC

Laboratorio de ETCII. Curso 98-99. G. Glez. de Rivera

## Conector para tarjetas chip

(visto desde el lado de conexiones)



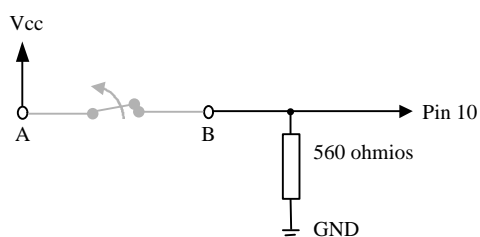
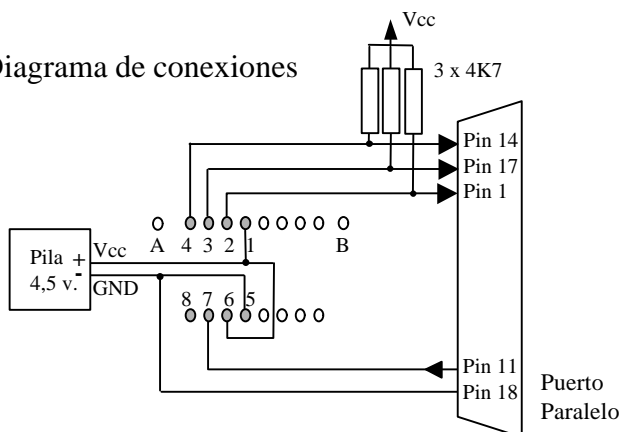
### Con. T Chip

### Conector del Pto. Paralelo

Pin 1 (Vcc)	No conectado
Pin 2 (R/W)	Pin 1 (Strobe#, bit 0 pto. de control)
Pin 3 (CLK)	Pin 17 (Select#, bit 3 pto. de control)
Pin 4 (Reset)	Pin 14 (Autofd#, bit 1 pto. de control)
Pin 5 (GND)	Pin 18 (GND)
Pin 6 (Vpp)	(conectar directamente a Vcc)
Pin 7 (I/O)	Pin 11 (Busy, bit 7 pto. de estado)
Pin 8 (N.C.)	No conectado

La numeración y los nombres de la tarjeta chip están referidos al documento escrito por Bausson, accesible en la página web de la práctica 2. Los referentes al puerto paralelo están descritos en el documento “Notas del puerto paralelo”, en la misma página. Recordar que los bits 0, 1 y 3 del puerto de control están invertidos por hardware.

## Diagrama de conexiones



(Opcional)

Los terminales A y B del conector de tarjetas chip son los terminales de un interruptor normalmente cerrado. Cuando se introduce la tarjeta hasta el final, este interruptor se abre. Este dispositivo se utiliza para detectar de forma automática cuando se ha introducido una tarjeta. Si se desea usar esta opción se puede utilizar la señal ACK# del puerto paralelo (pin número 10), que se puede configurar como entrada de interrupción, en la transición de 1 a 0. Para ello, las conexiones que se deben añadir son las mostradas en la figura de la derecha.

### Material necesario:

- Conector de tarjeta chip. (prestado por el laboratorio)
- Cable con 5 hilos, mínimo. (6 si se implementa la opción)
- Conector DB25 macho para el puerto paralelo.
- Carcasa para el conector (recomendable pero opcional)
- Pila de 4,5 voltios (de "petaca")