

Conjunto de instruções do Intel 8088

Transferências	MOV dst, fnt	Copie da fnt (fonte) para o dst (destino)
	PUSH fnt	Armazene fnt no topo da pilha
	POP dst	Carregue dst com o conteúdo do topo da pilha
	XCHG dst1, dst2	Troque dst1 com dst2
	LEA dst, fnt	Carregue o endereço efetivo de fnt em dst
	LDS dst, fnt	Carregue o registrador segmento de dados e dst usando fnt
	LES dst, fnt	Carregue o registrador segmento extra e dst usando fnt
Operações aritméticas	ADD dst, fnt	Adicione fnt a dst
	SUB dst, fnt	Subtraia fnt de dst
	MUL fnt	Multiplique fnt por AX (sem sinal)
	IMUL fnt	Multiplique AX por fnt (com sinal)
	DIV fnt	Divida DX:AX por fnt (sem sinal)
	IDIV fnt	Divida DX:AX por fnt (com sinal)
	ADC dst, fnt	Adicione fnt a dst e depois adicione bit de <i>carry</i>
	SBB dst, fnt	Subtraia fnt de dst então subtraia bit de <i>carry</i>
	INC dst	Adicione 1 a dst
	DEC dst	Subtraia 1 de dst
	NEG dst	Negue dst (subtraia-o de 0)
BCD	DAA	Ajuste decimal para adição
	DAS	Ajuste decimal para subtração
	AAA	Ajuste ASCII para adição
	AAS	Ajuste ASCII para subtração
	AAM	Ajuste ASCII para multiplicação
	AAD	Ajuste ASCII para divisão
Operações Booleanas	AND dst, fnt	AND de fnt em dst
	OR dst, fnt	OR de fnt em dst
	XOR dst, fnt	OR exclusivo de fnt em dst
	NOR dst	Substitua dst por seu complemento de 1
Deslocamentos rotações	SAL/SAR dst, cont	Desloque dst à esquerda/direita cont bits
	SHL/SHR dst, cont	Desloque logicamente à esquerda/direita de cont bits
	ROL/ROR dst, cont	Rote dst à esquerda/direita cont bits
	RCL/RCR dst, cont	Rote dst através dos bits de <i>carrey</i>

Testes
Comparações

TST fnt1, fnt2	Faça um AND dos operadores e ative FLAGS
CMP fnt1, fnt2	Compare fnt1 com fnt2 e ative FLAGS

Transferência de controle

JMP end	Desvie incondicionalmente para end
Jxx end	Desvios condicionais baseados no registrador FLAGS
JCXZ end	Desvie se CX for 0
CALL end	Chave procedimento em end
RET	Retorne ao procedimento
IRET	Retorne da interrupção
LOOPxx	Continue em loop até que a condição seja encontrada
INT end	Inicie uma interrupção de software
INTO	Interrompa se o bit de overflow estiver ligado

Cadeias de
caracteres

LODS	Carregue cadeia de caracteres
STOS	Armazene cadeia de caracteres
MOVS	Copie cadeia de caracteres
CMPS	Compare duas cadeias de caracteres
SCAS	Examine cadeias de caracteres

Códigos de condição

STC	Ative bit de carry no registrador FLAGS
CLC	Desative bit de carry no registrador FLAGS
CMC	Complemente o bit de carry no registrador FLAGS
STD	Ative bit de direção no registrador FLAGS
CLD	Desative bit de direção no registrador FLAGS
STI	Ative bit de interrupção no registrador FLAGS
CLI	Desative bit de interrupção no registrador FLAGS
PUSHF	Armazene o registrador FLAGS no topo da pilha
POPF	Carregue o reg. FLAGS com o conteúdo do topo da pilha
LAHF	Carregue AH com o conteúdo do registrador FLAGS
SAHF	Carregue o registrador FLAGS com o conteúdo de AH

Outras instruções

CWD	Converta palavra em AX para palavra dupla em DX:AX
CBW	Converta byte em AL para palavra em AX
XLAT	Traduza AL de acordo com uma tabela
NOP	Nenhuma operação
HLT	Pare
ESC	Escape para (inicie) o co-processor de ponto flutuante
IN porto	Coloque em AL ou AX o byte ou palavra proveniente de porto
OUT porto	Envie ao porto o byte ou palavra de AL ou AX
WAIT	Espere por uma interrupção